

Guía de ejercicios # 9: Máscaras

Organización de Computadoras 2018

UNQ

Los objetivos de esta práctica son:

- Entender la motivación para el uso de máscaras y lo necesario para que la arquitectura Q lo implemente.
- Incorporar prácticas que aseguren la calidad del trabajo de programación
- Relacionar con conceptos anteriores.

Los ejercicios marcados con ★ son un conjunto minimal para comprender los temas tratados en esta práctica. Para resolver esta práctica se aconseja consultar el apunte de la materia *Implementación de máscaras*, disponible en <http://orga.blog.unq.edu.ar/descargas/>

1 Operaciones lógicas bit a bit

- Ejemplo

$$\begin{array}{r} \text{AND} \quad 0101 \\ \quad \quad 0011 \\ \hline \quad \quad \text{????} \end{array} \quad \begin{array}{r} \text{XOR} \quad 0101 \\ \quad \quad 0011 \\ \hline \quad \quad \text{????} \end{array}$$

Sería:

$$\begin{array}{r} \text{AND} \quad 0101 \\ \quad \quad 0011 \\ \hline \quad \quad 0001 \end{array} \quad \begin{array}{r} \text{XOR} \quad 0101 \\ \quad \quad 0011 \\ \hline \quad \quad 0010 \end{array}$$

1. ¿Cuál es el resultado de las siguientes operaciones? ★

(a)
$$\begin{array}{r} \text{AND} \quad 1101 \\ \quad \quad 0111 \\ \hline \quad \quad ? \end{array}$$

(b)
$$\begin{array}{r} \text{OR} \quad 0101 \\ \quad \quad 1001 \\ \hline \quad \quad ? \end{array}$$

(c)
$$\begin{array}{r} \text{NOT} \quad 0100 \\ \hline \quad \quad ? \end{array}$$

(d)
$$\begin{array}{r} \text{XOR} \quad 1011 \\ \quad \quad 1110 \\ \hline \quad \quad ? \end{array}$$

(e)
$$\begin{array}{r} \text{AND} \quad 1010 \\ \quad \quad 1100 \\ \hline \quad \quad ? \end{array}$$

(e)
$$\begin{array}{r} \text{OR} \quad 0101 \\ \quad \quad ? \\ \hline \quad \quad ? \\ \text{XOR} \quad 1100 \\ \quad \quad ? \\ \hline \quad \quad ? \end{array}$$

2. Complete con el operador adecuado (AND, OR, XOR, NOT) en las operaciones

- Ejemplo:

$$1001 \dots 1001 = 0000 \rightarrow \mathbf{1001 \text{ XOR } 1001 = 0000}$$

- (a) $1000 \dots 1011 = 1011$
 (b) $1011 \dots 1000 = 1000$
 (c) $1101 \dots 1001 = 0100$
 (d) $1111 \dots 0011 = 0011$
 (e) $\dots 0011 = 1100$

3. Complete las operaciones logicas dada una cadena de bits formada por $(x_7x_6x_5x_4x_3x_2x_1x_0)$

- Ejemplo:

$$\begin{array}{r} \text{OR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 1 \ 0 \ 1 \ 0 \ 1 \ 0 \\ \hline \quad \quad 1 \ x_6 \ 1 \ x_4 \ 1 \ x_2 \ 1 \ x_0 \end{array}$$

(a)
$$\begin{array}{r} \text{OR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 1 \ 1 \ 1 \ 1 \ 0 \ 0 \ 0 \\ \hline \quad \quad ? \end{array} \quad \star$$

(b)
$$\begin{array}{r} \text{AND} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 1 \ 0 \ 1 \ 0 \ 1 \ 0 \\ \hline \quad \quad ? \end{array} \quad \star$$

(c)
$$\begin{array}{r} \text{AND} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 0 \ 0 \ 1 \ 1 \ 1 \ 1 \\ \hline \quad \quad ? \end{array}$$

(d)
$$\begin{array}{r} \text{XOR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 1 \ 0 \ 1 \ 0 \ 1 \ 0 \\ \hline \quad \quad ? \end{array}$$

(e)
$$\begin{array}{r} \text{XOR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 0 \ 0 \ 0 \ 0 \ 1 \ 1 \ 1 \ 1 \\ \hline \quad \quad ? \end{array} \quad \star$$

(f)
$$\begin{array}{r} \text{OR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \\ \hline \quad \quad ? \end{array}$$

(g)
$$\begin{array}{r} \text{OR} \quad x_7x_6x_5x_4x_3x_2x_1x_0 \\ \quad \quad 1 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \\ \hline \quad \quad ? \end{array}$$

(g)
$$\begin{array}{r} \text{AND} \quad 1 \ 1 \ 1 \ 1 \ 0 \ 0 \ 0 \ 0 \\ \quad \quad ? \\ \hline \quad \quad ? \\ \text{XOR} \quad 0 \ 0 \ 0 \ 1 \ 1 \ 1 \ 1 \ 0 \\ \quad \quad ? \\ \hline \quad \quad ? \end{array}$$

AND	X7X6X5X4X3X2X1X0 1 0 1 0 1 1 1 1	
	?	
(h) OR	1 1 1 1 0 0 0 0	★
	?	
XOR	0 0 0 1 1 1 1 0	
	?	

2 Programas que aplican máscaras

4. Implementar la rutina `absolute` que dada una cadena de 16 bits en R0, ponga un 0 en el primer bit, dejando el resto sin modificar. Utilice máscaras y operaciones lógicas.

5. ★ Implementar la rutina `xor` en función de su documentación

```
;REQUIERE dos valores de 16 bits en R6 y R7
;MODIFICA el registro R4
;RETORNA en R7 el OR exclusivo (bit a bit) entre
          R6 y R7
```

6. Implementar la rutina `invimp` que dada una cadena de 16 bits en R1, invierta el valor de las **posiciones impares**. Utilice máscaras y operaciones lógicas.

7. Implementar la rutina `segbit` que dada una cadena de 16 bits en R1, ponga un 1 en el segundo bit, dejando el resto sin modificar. Utilice máscaras y operaciones lógicas.

8. Implementar la rutina `opuesto`, que calcule el opuesto aditivo del número almacenado en el registro R2 sin usar SUB. Dicho número está representado en CA2(16).

9. Escribir una rutina que determine si la cadena en R0 es impar, en cuyo caso invocar a la rutina `esImpar`.
Documentar

10. ★ Un registro meteorológico es aquel donde sus bits indican la precipitación en cada día, para una estación meteorológica determinada, durante 14 días (los 14 bits de la derecha). En el sistema occidental se indica con 0 si llovió y con un 1 el caso contrario. En el sistema oriental se indica al inverso. Por ejemplo, la cadena 0011001100110011 se convierte así: 0000110011001100 (notar que los primeros 2 bits siempre están en cero).

Implementar la rutina `occidentalAoriental` según la documentación:

```
;REQUIERE en R3 un registro meteorológico en
sistema OCCIDENTAL
;MODIFICA ?
;RETORNA El registro R3 convertido al sistema
ORIENTAL
```

11. Implementar la rutina `contarParesEImpares` según la documentación:

```
;REQUIERE en la celda [cccc] un número en CA2(16)
;MODIFICA ?
;RETORNA Suma un 1 a R3 o a R4 si el número
analizado es par o impar respectivamente.
```

12. ★ Implementar la rutina `copy` en función de su documentación:

```
;REQUIERE un valor de 16 bits en R1
;MODIFICA ?
```

```
;RETORNA en los 8 bits menos significativos de R2
el byte mas significativos del valor almacenado en
R1 Utilizar el programa para copiar el byte más
significativo de la celda 0348 en el registro R1.
```

13. Implementar la rutina `equals` que determine si el contenido de R2 y R3 son iguales, usando operaciones lógicas ★

14. Implementar la rutina `diasDeLluvia` según la documentación:

```
;REQUIERE Un registro meteorologico en sistema
oriental en R6
;MODIFICA ?
```

```
;RETORNA en R2 La cantidad de días de lluvia
registrados.
```

Pista: puede usar la rutina `desplazarIzq`

15. La siguiente es la documentación de la rutina `espar`:

```
;REQUIERE una cadena de 16 bits en el registro R6
;MODIFICA el registro R5
;RETORNA un 1 en registro R1 si R6 es par. un 0 en
caso contrario
```

Implementar un programa que, **usando la rutina anterior**, sume 30 al valor de R3 si la celda [CCCC] contiene un número par. En caso contrario debe sumar 70 al valor de R4

16. Implementar un programa que si las celdas CCCC y CCCD contienen números impares, le reste 0x0001 a ambas. Utilice la rutina `espar`.

17. La siguiente es la codificación de permisos de acceso sobre archivos en un sistema Linux

- Con 3 bits se indica:
 - (a) Permiso lectura (r)
 - (b) Permiso escritura (w)
 - (c) Permiso ejecución (x)
- Con 3 cadenas se describen permisos de usuario, grupo y otros

Por ejemplo, la cadena 11111111 le da todos los permisos a todos.

Implementar la rutina `groupWriting` que, dada una cadena que codifica los permisos de acceso a determinado archivo, determine si otro usuario del grupo lo puede escribir. Dicha cadena esta almacenada en R4, y el programa debe poner un 1 en R5 si es posible, y 0 en caso contrario. ★

3 Controlar los programas

Para corroborar que las rutinas de la sección anterior fueron implementadas correctamente, se deben implementar

programas de *test* o pruebas para hacer control de calidad sobre las mismas.

En cada caso se deben proveer valores que cumplan lo requerido por la rutina (campo **requiere**) y luego de invocarla se debe comparar el resultado con el valor esperado, poniendo en R0 el valor F000 en caso de éxito o el valor FFFF en caso de fallo.

- Ejemplo Considerando la documentación de la rutina *avg*:

```
;REQUIERE dos valores de 16 bits en R6 y R7
:MODIFICA --
;RETORNA en R6 el promedio ENTERO entre R6 y R7
```

Un test válido podría ser:

```
testAvg: MOV R6, 0x0008
        MOV R7, 0x000A
        CALL avg
        CMP R6, 0x0009
        JE funcionabien
        MOV R0, 0xFFFF
        JMP fin
funcionabien: MOV R0, 0xF000
fin: RET
```

18. Implementar un programa que haga un control de calidad sobre la rutina *esPar*
19. ★ Implementar un programa que haga un control de calidad sobre la rutina *xor*
20. Implementar un programa que haga un control de calidad sobre la rutina *absolute*
21. ★ Implementar un programa que haga un control de calidad sobre la rutina *invimp*
22. Implementar un programa que haga un control de calidad sobre la rutina *segbit*
23. Implementar un programa que haga un control de calidad sobre la rutina *opuesto*
24. ★ Implementar un programa que haga un control de calidad sobre la rutina *equals*
25. Implementar un programa que haga un control de calidad sobre la rutina *diasDeLluvia*
26. ★ Implementar un programa que haga un control de calidad sobre la rutina *groupWriting*

4 Ejecución de instrucciones

Para cada instrucción de las que se mencionan abajo:

1. Ensamblar la instrucción
2. Completar un cuadro de uso de buses como el que sigue, donde se indica la información que viaja por los buses en cada etapa del ciclo de ejecución.

Etapa	Bus de control	Bus de dir.	Bus de datos

- En la columna **etapa** se debe indicar si es búsqueda de instrucción (B.I), de Operandos (B.O.) o almacenamiento de resultados (A.R)
- En la columna de **bus de control** se debe indicar el estado de las líneas L (Lectura) y E (Escritura).
- En la columna del **bus de direcciones** se debe indicar la dirección de la celda accedida.
- En la columna del **bus de datos** se debe indicar el contenido que se quiere escribir en, o que se leyó de, la celda accedida.

Nota: Asumir que cada instrucción está ensamblada a partir de la celda 0xA000.

27. JLEU *salto*, sabiendo que *salto* es la etiqueta de una instrucción en la celda 0xA077 ★
28. AND R5, R7, donde R5=0x5555 y R7=0xA5A5
29. NOT [0x0076], donde la celda 0x0076 tiene el valor 0x5555
30. OR [0x0076], [0xA890], donde la celda 0x0076 tiene el valor 0x5555 y la celda 0xA890 tiene el valor 0xBBBB
31. JG *salto*, sabiendo que *salto* es la etiqueta de una instrucción en la celda 0x7700
32. JMP [R5], sabiendo que R5=0x2121 ★
33. JMP [0x2121], sabiendo que la celda 0x2121 tiene el valor 0xAAAA