

Ciclo de ejecución de instrucción

Ejercicio de repaso

Organización de computadoras 2018

El siguiente es un mapa de los registros y la memoria principal:

R0	3C0C	ADA7	R4
R1	A003	BFBF	R5
R2	2354	00A0	R6
R3	0010	72F1	R7

	...
1000	3988
1001	9004
1002	3208
1003	9001
1004	9005
1005	28E1
1006	1226
1007	9002
1008	1208
1009	9006
100A	9004
	⋮
9000	1200
9001	BFBF
9002	1994
9003	3223
9004	0020
9005	0101
9006	1001
	...

Asumiendo que el valor original del registro PC es 1000, se elaboró el siguiente cuadro de actividad de buses a partir de la ejecución del programa, pero este cuadro tiene errores. **Encuentre los errores y justifique cada uno.**

B. ctrl	B. dir	B. datos	Etapa
L=1	1000	3988	BI
L=1	1001	9004	BI
L=1	9004	0020	BO
E=1	9004	0080	AR
L=1	1002	3208	BI
L=1	1003	9001	BI
L=1	1004	9005	BI
L=1	9001	BFBF	BO
L=1	9008	0101	BO
E=1	9001	BEBE	AR
L=1	1005	28E1	BI
L=1	1006	1226	BI
L=1	1007	9002	BI
E=1	9002	0010	AR
L=1	1008	1208	BI
L=1	1009	9006	BI
L=1	100A	9004	BI
L=1	9006	1001	BO
L=1	9004	0020	BO
E=1	9006	0020	AR