

Trabajo de conclusión

Considerando el siguiente mapa de memoria y registros:

0x9999	SUB [?],R5	R5	0001
0x999A	AAAA		
0x999B	ADD [?], 0x?	PC	9999
0x999C	AAAB		
0x999D	000F		
	...		
0xAAAA	000E		
0xAAAB	0001		

Completar el siguiente cuadro que describe el contenido de los buses en cada operación de **lectura o escritura a Memoria Principal** al ejecutar el programa anterior.

Nota: en el bus de control se debe indicar L=1 cuando es una lectura o E=1 cuando es una escritura

[illegible]